

(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION
EN MATIÈRE DE BREVETS (PCT)

(19) Organisation Mondiale de la Propriété
Intellectuelle
Bureau international



(43) Date de la publication internationale
23 décembre 2004 (23.12.2004)

PCT

(10) Numéro de publication internationale
WO 2004/111953 A1

(51) Classification internationale des brevets⁷ : G07F 7/10,
G06F 12/02

Thierry [FR/FR]; THALES Intellectual Property, 31-33
Avenue Aristide Briand, F-94117 ARCUEIL (FR).

(21) Numéro de la demande internationale :
PCT/EP2004/051110

(74) Mandataires : LUCAS, Laurent etc.; THALES Intellec-
tual Property, 31-33 Avenue Aristide Briand, F-94117 AR-
CUEIL (FR).

(22) Date de dépôt international : 15 juin 2004 (15.06.2004)

(25) Langue de dépôt : français

(26) Langue de publication : français

(30) Données relatives à la priorité :
03 07290 17 juin 2003 (17.06.2003) FR

(71) Déposant (pour tous les États désignés sauf US) :
THALES [FR/FR]; 45, rue de Villiers, F-92200 NEUILLY
SUR SEINE (FR).

(81) États désignés (sauf indication contraire, pour tout titre de
protection nationale disponible) : AE, AG, AL, AM, AT,
AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO,
CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB,
GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG,
KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG,
MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH,
PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN,
TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(72) Inventeur; et

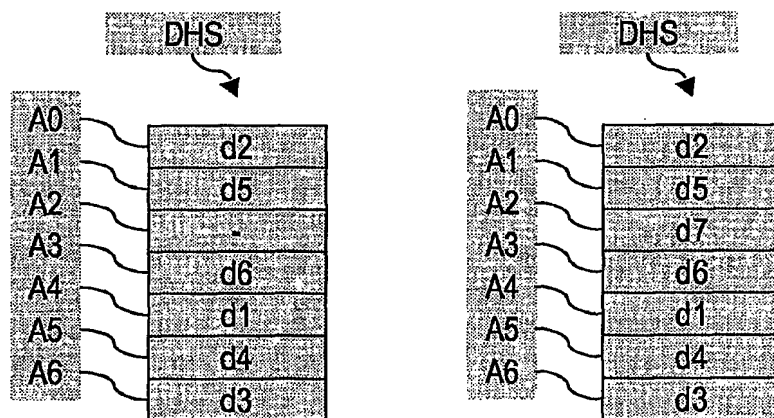
(84) États désignés (sauf indication contraire, pour tout titre
de protection régionale disponible) : ARIPO (BW, GH,
GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM,

(75) Inventeur/Déposant (pour US seulement) : D'ATHIS,

[Suite sur la page suivante]

(54) Title: METHOD FOR CARRYING OUT UPDATE WRITING AND ALLOCATING A MEMORY USED FOR FILE WRIT-
ING ON A MEMORY CARRIER IN THE FORM OF A CHIP CARD

(54) Titre : PROCÉDE D'ECRITURE, DE MISE A JOUR ET D'ALLOCATION MEMOIRE APPLIQUE A L'ECRITURE DE
FICHIERS SUR UN SUPPORT MEMOIRE TEL QU'UNE CARTE A PUCE



(57) Abstract: The carrying out of the invention requires the preallocation of a memory spaces (AO A6) group (DHS) to a card. The number of allocated memory spaces is greater than the number of records (E1 E6) of a related file (FHS). The number of extra-allocated memory spaces makes it possible to carry out the inventive updating operations. During the updating, only new data (d7) are written on the card without losing old data (d1). For this purpose, new data (d7) are written in the memory spaces (A2) which are free of old data (d1) of the file. Said memory spaces are selected from the preallocated memory spaces. When new data is written, a new descriptor (IHS2) of the file is written, thereby making it possible to retrieve the new file records from among the allocated memory spaces. Said invention is advantageously used for cyclic file writing.

[Suite sur la page suivante]

WO 2004/111953 A1